SCHEDA PROGETTO

TITOLO DELL'ATTIVITÀ DI RICERCA

Ottimizzazione di architetture firmware per microcontrollori impiegati in applicazioni 'Lightning in automotive'

SOGGETTO PROPONENTE: Tommaso Addabbo

OBIETTIVI/FINALITÀ

Questo incarico si inquadra nella collaborazione fra il Dipartimento di Ingegneria dell'Informazione e Scienze Matematiche dell'Università di Siena e l'azienda Infineon Technologies Italia Srl. La finalità è quella di studiare, confrontare e sviluppare differenti architetture firmware per microcontrollori Infineon impiegati in applicazioni 'Lightning in automotive'.

RESPONSABILE DELL'ATTIVITÀ DI RICERCA: Tommaso Addabbo

Il Responsabile dell'attività oggetto della collaborazione garantisce il rispetto delle modalità di espletamento della collaborazione stessa, al solo fine di valutare la rispondenza del risultato con quanto richiesto e la sua funzionalità rispetto agli obiettivi prefissati

Descrizione fasi e sottofasi delle attività	Tempi di realizzazione (n. giorni)	Obiettivi delle singole fasi
Attività principale	11	studiare, confrontare e sviluppare differenti architetture firmware per microcontrollori Infineon impiegati in applicazioni 'Lightning in automotive'.

DURATA COMPLESSIVA DELL'ATTIVITÀ: 11 giorni

Il Proponente e Responsabile del progetto

humajo Alla

Via Roma,56, 53100 Siena

Segreteria Amministrativa tel +39 0577 234850 – 1092; fax +39 0577 233609; <a href="maintenance-mainte

www.diism.unisi.it